



## **Elżbieta JEZIERSKA-ZIEMKIEWICZ**

mgr inż.

Absolwentka Wydziału Łączności (sekcja Maszyn Matematycznych) Politechniki Warszawskiej w 1965 roku.

W latach 1964-1970 pracowała w Instytucie Maszyn Matematycznych w Warszawie, gdzie wykonała:

- projekt procesora maszyny ZAM-41 (współudział),
- koncepcję i projekt arytmometru zmiennoprzecinkowego do ZAM-41Z,
- projekt arytmometru dziesiętnego i modułu do operacji na polach zmiennej długości procesora R30,
- projekt procesora ODRA1305 (wraz z konstruktorami z ELWRO),
- symulator drukarki wierszowej DW21.

W latach 1970-1973 w zespole inż. Jacka Karpińskiego uczestniczyła w opracowaniu koncepcji, projektu i uruchomieniu minikomputera K202.

W latach 1973-1975 jako Główny Konstruktor opracowała koncepcję minikomputera MERA400. Osobiście zaprojektowała procesor, moduł wielokrotnej precyzji, moduł pamięci operacyjnej i szynę systemu.

W latach 1975-1979 zajęła się komputerowym Systemem Wspomagania Projektowania (CAD) bazującym na licencji francuskiej.

W latach 1980-1981 kierowała pracami nad opracowaniem koncepcji systemu komputerowego zwanego SOLID. Prace te zostały przerwane w momencie ogłoszenia stanu wojennego; 13 grudnia 1981 roku została internowana.

Od 1984 roku do stycznia 1988 pracowała w Instytucie Podstaw Informatyki PAN, biorąc udział w opracowaniu systemu operacyjnego IPIX.

W tym samym czasie w przedsiębiorstwie polonijnym AMEPOL rozwijała system MERA400, opracowując do niego sterowane mikroprocesorami Intel procesory peryferyjne:

- MULTIX: do transmisji współbieżnej wielu urządzeń peryferyjnych,
- PLIX: do transmisji szybkich urządzeń pamięciowych,
- IEC do sterowania interfejsem pomiarowym IEC-488.

Wraz z pamięcią operacyjną MEGA na układach scalonych utworzona została wersja minikomputera Mera400 zwana MX16.

W styczniu 1988 roku wyjechała do Francji i rozpoczęła pracę w firmie BULL. Opracowywała:

- system TEMU weryfikowania wieloprocessorowego systemu DPS7 model Auriga 1,
- sterowanie procesora systemu DPS7 model Auriga 2 (współudział),
- sterowanie procesora systemu DPS8 model Jupiter (współudział z ekipą z Phoenix, USA),
- moduł APSS (Disc Array) do tworzenia wielkich baz danych (współudział),
- sterowanie urządzeń peryferyjnych systemu wieloprocessorowego FAME (współudział).

W 2015 roku odznaczona Krzyżem Kawalerskim Orderu Zasługi Rzeczypospolitej Polskiej.